

GIACOMO BUONANNO

Nato a Benevento il 22.08.64, residente a Legnano (MI) in via Renato Cuttica 42.

CF: BNNGCM64M22A783C

Posizioni occupate

Dal 01.11.2001 in poi	Professore Ordinario presso l'Università Cattaneo – LIUC, inquadrato nel settore scientifico disciplinare <i>INF-05/A – Sistemi di elaborazione delle informazioni</i> .
Dal 18.12.2014 in poi	Membro del Comitato Tecnico Scientifico di BoardWalk srl, società di consulenza con sede a Busto Arsizio (VA).
Dal 01.10.2016 al 31.12.2024	Membro e Coordinatore del Comitato Tecnico Scientifico della Fondazione ITS INCOM, con sede a Busto Arsizio (VA).
Dal 01.08.2017 al 12.07.2022	Membro del Consiglio d'Amministrazione della Fondazione Istituto Insubrico di Ricerca per la Vita, con sede a Gerenzano (VA).
Dal 03.10.2018 al 12.07.2022	Presidente del Consiglio d'Amministrazione della Fondazione Istituto Insubrico di Ricerca per la Vita, con sede a Gerenzano (VA).
Dal 01.11.2003 al 25.05.2012 e dal 01.10.2012 al 30.04.2019	Membro del Consiglio d'Amministrazione dell'Università Cattaneo – LIUC.
Dal 01.06.2012 al 19.12.2016	Presidente del Consiglio di Gestione della <i>Fondazione Galleria d'Arte Moderna e Contemporanea "Silvio Zanella"</i> , ente cui è affidata la gestione del Museo MA*GA (www.museomaga.it).
Dal 01.09.2014 al 2.10.2015	Membro del Comitato Tecnico Scientifico di AIME (Associazione Imprenditori Europei – Association of European Entrepreneurs) della Provincia di Varese.
Dal 12.09.2008 al 21.04.2013	Membro del Consiglio d'Amministrazione della Fondazione Museo dell'Aeronautica (www.museoaeronautica.it).
Dal 01.11.2003 al 25.05.2012	Preside della Facoltà di Ingegneria dell'Università Cattaneo – LIUC ⁽⁸⁾ .
Dal 01.11.1998 al 31.10.2001	Professore Associato presso l'Istituto di Tecnologia, LIUC – Facoltà di Ingegneria, inquadrato nel SSD <i>K05A – Sistemi di elaborazione delle informazioni</i> .
Dal 01.10.1993 al 31.10.1998	Ricercatore presso il Dipartimento di Elettronica e Informazione del Politecnico di Milano – Facoltà di Ingegneria, SSD <i>K05A – Sistemi di elaborazione delle informazioni</i> .

Studi

- 1993 – **Dottorato di Ricerca in Ingegneria Informatica ed Automatica** presso il Dipartimento di Elettronica e Informazione del Politecnico di Milano
- 1991 – **Corso Biennale in Economia e Gestione Aziendale** presso la Scuola di Direzione Aziendale dell'Università Bocconi di Milano
- 1988 – **Laurea in Ingegneria Elettronica** presso il Politecnico di Milano

Principali attività di didattica

Sono qui riportati gli insegnamenti tenuti (anche in collaborazione con altri docenti) nell'anno accademico 2022/23 nell'ambito dei corsi di Laurea e di Laurea Magistrale in Ingegneria Gestionale attivi presso l'Università Cattaneo – LIUC:

- › *Informatica* – 1° anno del corso di Laurea
- › *Ricerca Operativa per le Applicazioni Industriali* – 2° anno del corso di Laurea
- › *Gestione dell'Informazione* – 2° anno del corso di Laurea
- › *Excel for Business Application* – 1° anno del corso di Laurea Magistrale (in inglese, per studenti italiani e stranieri)

Questi insegnamenti sono esemplificativi dell'attività didattica svolta fin dal 1992, prima presso il Politecnico di Milano e poi presso l'Università Cattaneo – LIUC, nell'ambito del Settore Scientifico-Disciplinare *ING-INF/05 – Sistemi di elaborazione delle informazioni*.

Agli insegnamenti istituzionali si affiancano anche interventi di una/due giornate nei corsi di Master Universitari e nei Corsi Executive attivi presso l'Università Cattaneo – LIUC, sempre nell'ambito delle tematiche collegate all'ICT.

⁽⁸⁾ A seguito della modifica dello statuto dell'Università, la Facoltà di Ingegneria ha cessato di esistere il 25 maggio 2012 ed è stata sostituita, nella gestione delle attività didattiche, dalla Scuola di Ingegneria Industriale attiva dal 26 maggio 2012.

Principali attività di studio e ricerca

Nel periodo trascorso presso il Politecnico di Milano l'attività di ricerca si è concentrata principalmente di progettazione di architetture digitali complesse su circuiti VLSI (*Very Large Scale Integration*) esaminando in particolare le modalità di progettazione dei circuiti integrati facilmente diagnosticabili e collaborando con il centro di ricerca di Italtel.

All'Università Cattaneo i principali temi di studio sono focalizzati soprattutto dell'impatto delle Tecnologie dell'Informazione e della Comunicazione nelle Piccole e Medie Imprese, esaminandone diversi aspetti, dal check-up dei sistemi informativi alle problematiche di gestione dell'ICT, dal knowledge management all'utilizzo delle tecnologie wireless nei contesti industriali.

I risultati di queste attività di studio e di ricerca si sono concretizzati nella costituzione (nel 1999) del Centro di Ricerche sull'Economia e le Tecnologie dell'Informazione e della Comunicazione, CETIC, diretto fino al mese di aprile 2006, e nella costituzione del Laboratorio Lab#ID che è stato istituito presso l'Università Carlo Cattaneo – LIUC con il contributo della CCIAA di Varese e con il supporto di Regione Lombardia e di UNIVA.

Le attività di studio e di ricerca si sono anche inserite, con il ruolo di ricercatore e direttore di unità di ricerca, in progetti di ricerca nazionali ed europei focalizzati sui temi di ricerca illustrati sopra. Su questi stessi temi si è sviluppata la collaborazione con riviste nazionali e internazionali e una collaterale attività di consulenza per aziende ed enti pubblici.

Altre attività

- » Iscritto all'ordine degli ingegneri della Provincia di Varese dal 2013.
- » Membro del Consiglio Scientifico del Centro Volta di Como dal 2003 al 2014.
- » Coordinatore del Dottorato di Ricerca in *Information Systems & Supply Chain Management* attivato solo per il XVIII ciclo nel 2002/03 e poi confluito nel dottorato di *Gestione Integrata d'Azienda* a partire dal XIX ciclo.
- » Membro del collegio dei docenti del Dottorato di Ricerca in *Gestione Integrata d'Azienda* dall'anno accademico 2003/04 al 2015/16.
- » Coordinatore dell'orientamento in sistemi informativi (EASI) del Corso di laurea in Economia aziendale (attivo negli anni 2001/05) di cui ha seguito in prima persona la progettazione e la realizzazione.
- » Membro della IEEE e della IEEE Computer Society dal 1992.
- » In passato è stato anche membro del Board di ItAIS, il chapter italiano dell'AIS (Association for Information Systems).

Elenco Pubblicazioni

L'elenco delle pubblicazioni più recenti è disponibile su

- » Research Gate (<https://www.researchgate.net/profile/Giacomo-Buonanno>)
- » Archivio Ricerca LIUC (https://arl.liuc.it/esploro/profile/giacomo_buonanno/output/all?institution=39LUCC_INST)

Note conclusive

Il trattamento dei dati personali è autorizzato ai sensi del D.lgs. 196 del 30 giugno 2003.

Consapevole che ai sensi dell'art. 47 D.P.R. 28 dicembre 2000, n. 445 le dichiarazioni false, la falsità negli atti, l'uso di atti falsi, comportano l'applicazione delle sanzioni penali previste dall'art. 76 del D.P.R. 445/2000, il sottoscritto Giacomo Buonanno dichiara la veridicità di questo curriculum vitae.

Legnano, 01 settembre 2025


Giacomo Buonanno